Description

בסימולציה זו אנו מבצעים כתיבה לכל הרגיסטרים של רכיב הCORE (יש חמישה כאלו) ולאחר מכן משתמשים בבלוק יחיד של מידע כדי לקרוא מכל הרגיסטרים.

המידע מועבר לרגיסטרים בחמישה בלוקים של כתיבה כשבכל בלוק נכתב לרגיסטר שונה.

ניתן לראות כי המידע יוצא בצורה סיראלית- כלומר הרגיסטר הראשון שנקרא הוא זה שכתובתו מופיעה בבלוק המידע (במקרה שלנו כתובת 00) ואחריו נקרא הרגיסטר העוקב, (שכתובתו 01) וכך הלאה עד הרגיסטר האחרון, שכתובתו 04. מספר הרגיסטרים הנקראים הוא בעצם סיגנל הDATA שנשלח בבלוק המידע, שהוא במקרה שלנו 05.

את המידע הכנסו כך שהפלט יהיה סדרה עוקבת יורדת של מספרים.